SD NANDˆ Ø Ï7- ÿF Ä 25 ÅSDRegisters

‘,«Aà

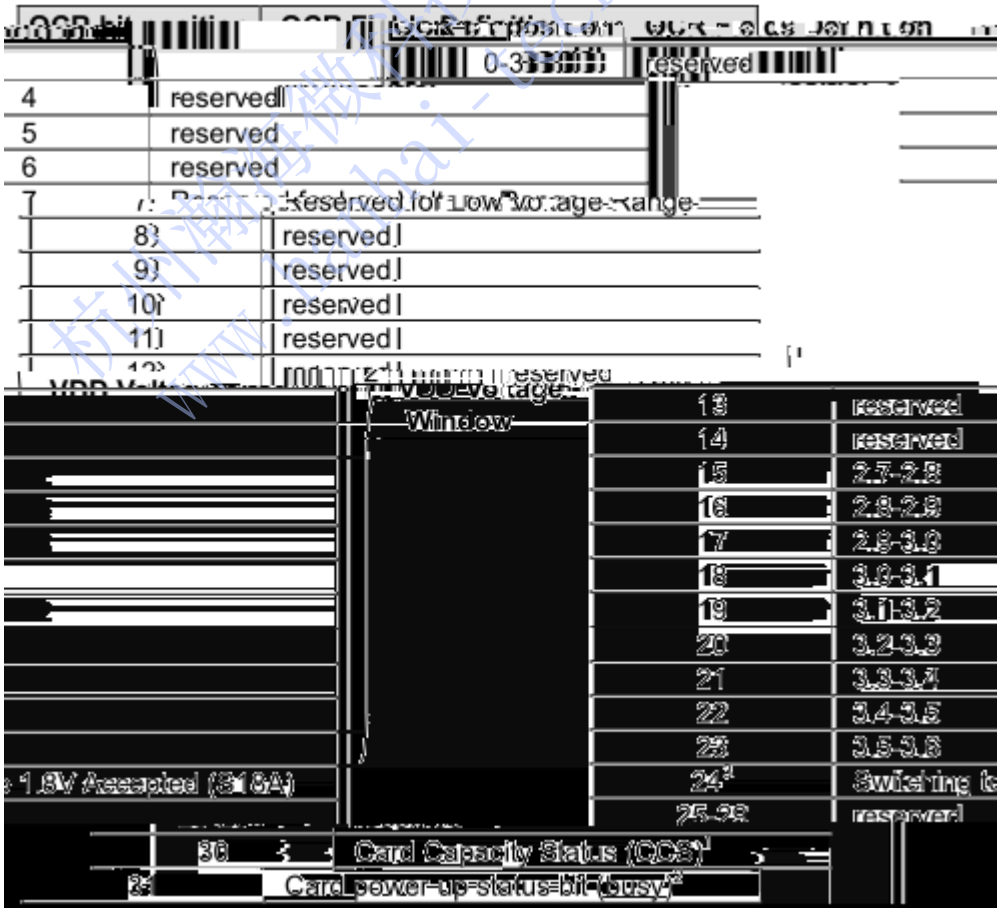
X ‘ Õ µ Ê y ¶ • Z ô ˆ ˜:OCR, CID, CSD, RCA, DSR ¼SCRÄF Ë 7-FJE÷-(Ä,´ - Aï L Ä OCRÃCIDÃCSD¼SCRô ˆ ˜ j V ‘(w / µ é(© Ê Ÿ È6< RCA¼DSRô ˆ ˜ _ ˆ Ø Î LuG}5ž ò ,´G}5ž ô ˆ ˜ Äj ¶ ¯ 6 •,´ ™ … @ j 7- ÈB ‘ Ä X ô ˆ ˜,´ +‰ }]F 0 Ä

OCRô ˆ ˜

32 } ý Œ ‘ & ô ˆ ˜ ˆ Ø ‘,´ Vpo + e » †M’ Ä!” F ÈF Z ô ˆ ˜F 5 (æ 1 Ÿ } Ä ² Ì ‘ :+eE÷0; "4ÿ ¼ @ È IAî5ž 0 Z(æ 1 } ÄF Z ô ˆ ˜ 5 0 Z(æ 1 } È XAî5ž :+e(æ 1 } > 7/j ‘,´ éGÿ(æ 1 Ä OCRô ˆ ˜+a ‘(w —>| Ä

32 -] ý Œ ‘ & ˆ Ø ˜ ˆ Ø ‘,´ Von voltaneG}5ž · & ÈOCR´1\ 7 } _ à Ê y,´ ü+e » ‘ È U AÔAî5ž j 0 Ä² Ì ü+e » “'Ñ 9 Õ f ` CMD8, OCR} 7 X ý Ä ]>˜/j 0 È¦ D Õ f ` CMD8 ,´ ü+e » ‘ 6!” -]Aî5ž j 1

!” F È F Z ô ˆ ˜F 5 [2 Z(æ 1 Ÿ } Ä} 31 ‘ :+e(æ 1 } È² Ì ‘ :+eE÷0; "4ÿ ¼ @ È IAî5ž!”(æ 1 } Ä Bit 30 ‘ éGÿ(æ 1 } Ä0 >˜/j j SDSC Ä1 >˜/j ‘ j SDHCF SDXCÄ *f* : +eE÷0; ¼ @ D :+e(æ 1bit Aî5ž j 1 & È ‘ éGÿ(æ 1 } 9 x Ä k j ÄB+ !”(æ 1 } Aö [SDSC F SDHC/SDXC Ä OCRô ˆ ˜+a ‘(w —>| Ä



OCR Register Definition

1.B } õ XAî5ž ¶ ‘ :+e(æ 1 } & 9 x Ä
2. ² Ì ‘F "Ñ 9 ¼ @ :+e0; ¿ ÈF Z }>ÛAî5ž j LOWÄ
3. 9 UHSl ‘ _ 1!” } Ä

MDT

+O × O+a T Z q •F f ‡4ô @ È 0 Z _ 8 } >˜ ¤ - (y) È 0 Z _ 4 } >˜ 8 - (m) Ä m ‡!å [11:8] _ 8 - .1 Ä1 = 1Ä y ‡!å[19:12] _ ¤ - .1 Ä0 = 2000 Ä » ² È+O × O April 2001 ,´ Date ‡!å,´ ¼F f l j:00000001 0100.

CRC

CRC7QP¼ ¼(7) ÄF _ ÿF ,´ CID µ é,´ QP¼

杭州瀚海微科技有限公司
www.hanhai-tech.com