SD NAND

杭州瀚海微科技有限公司
www.hanhai-tech.com

1. 4
2. 4
3. 4
3.1. 5
3.2. 7
3.3. .....

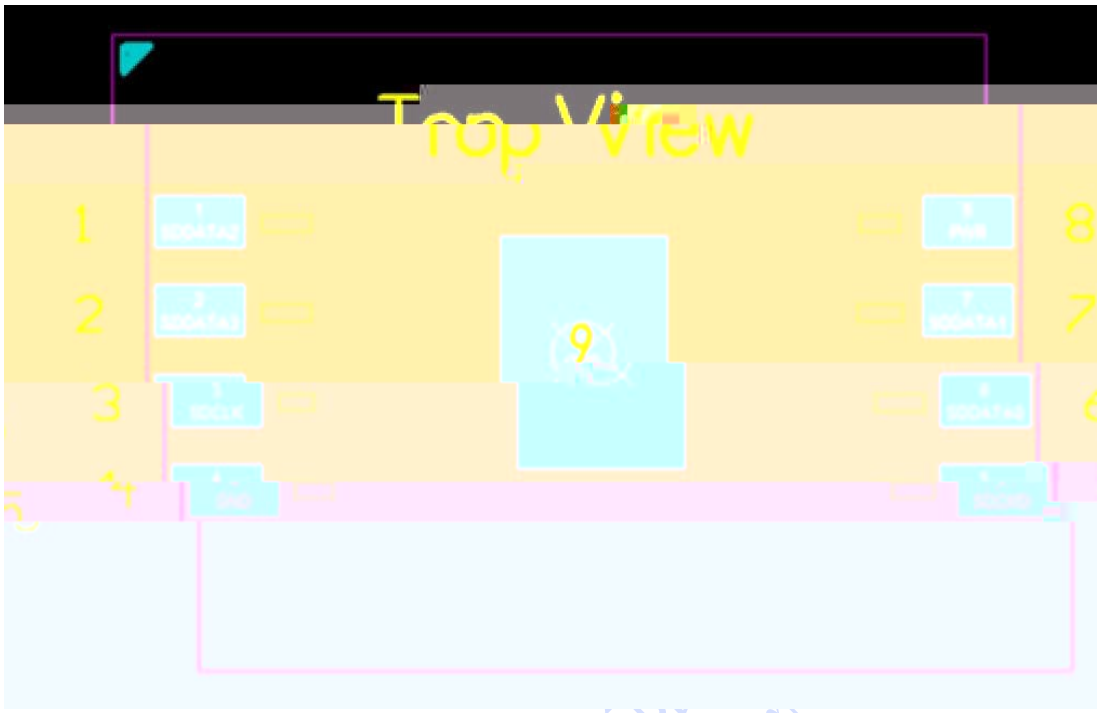
杭州瀚海微科技有限公司
www.hanhai-tech.com

SD NAND LGA8

SD NAND SD3.0 NAND YH0

杭州瀚海微科技有限公司
www.hanhai-tech.com

杭州瀚海微科技有限公司
www.hanhai-tech.com



3

3

1	SD2	I/O	NC	
2	SD3	I/O	/CS	
3	CLK		CLK	
4	V_{SS}		V_{SS}	
5	CMD	I/O	DI	
6	SD0	I/O	DO	
7	SD1	I/O	NC	
8	V_{DD}		V_{DD}	
9	GND		GND	

杭州瀚海微技有限公司 www.hanhai-tech.com

V_{DD} = 2.7V~3.6V (typical 3.3V)

4

		V_{DD}	2.7	3.6	V	
		V_{IH}	0.625*V_{SDIO}	V_{SDIO}+0.3	V	V_{SDIO}=1.8V/3.3V
		V_{IL}	-0.3	0.25* V_{SDIO}	V	
		V_{OH}	0.75*V_{SDIO}		V	
		V_{OL}		0.125*V_{SDIO}	V	
*		I_{CC}(slp)		100	μ A	
*		I_{CC}		80	mA	
		I_{CC}		80		

杭州瀚海微科技有限公司
www.hanhai-tech.com

6 SD 卡硬件接口

SD 卡接口有 6 根通讯信号和 3 根电源线，分别是：

- CMD：命令信号是双向信号线。Host 和卡驱动在 Push-Pull 方式
- Dat0-3：Dat 信号是双向信号线。Host 和卡驱动在 Push-Pull 方式
- CLK：时钟信号是 Host 给卡的时钟信号。Host 和卡驱动在 Push-Pull 方式
- Vdd：给所有卡的供电
- Vss1,Vss2：两个地信号线

SD 卡的 9 个引脚，它们的顺序如下图给出去连接。

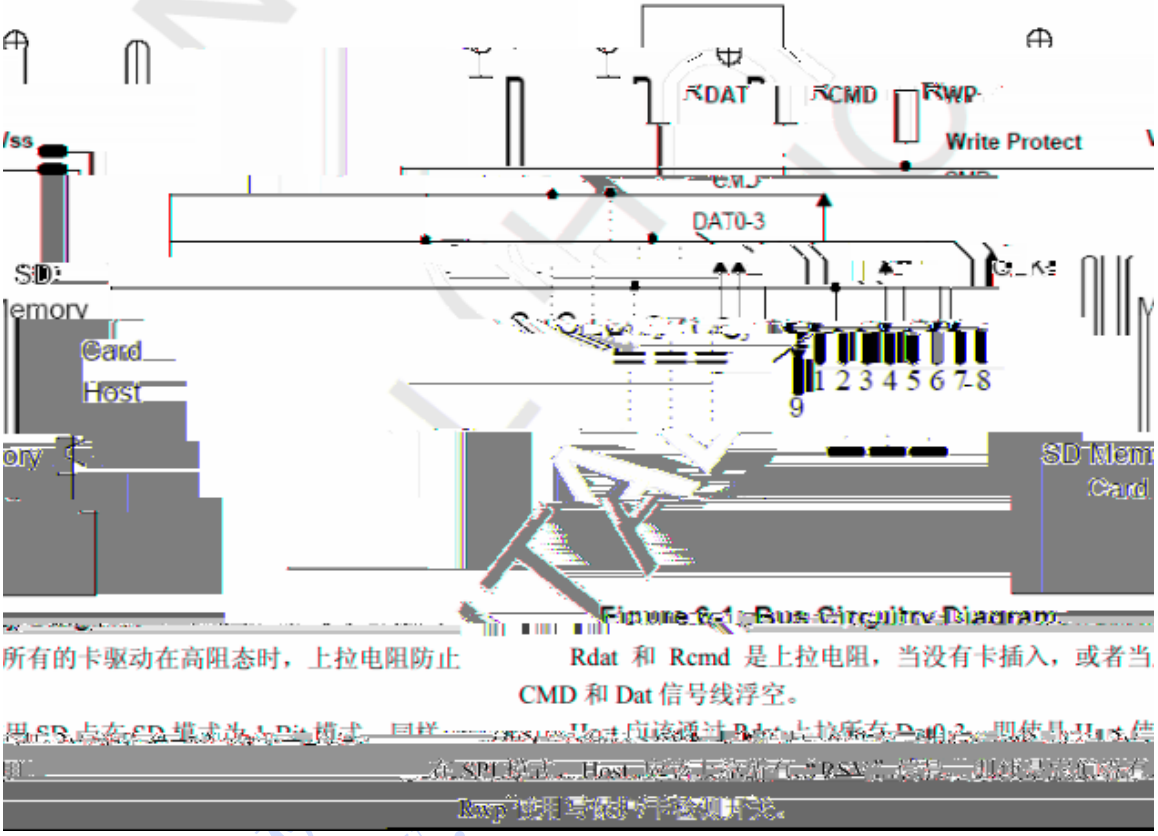


Figure 6-1 Bus Circuitry Diagram

所有的卡驱动在高阻态时，上拉电阻防止 Rdat 和 Rcmd 是上拉电阻，当没有卡插入，或者当 CMD 和 Dat 信号线浮空。